

ACTIVIDADES PARA RECUPERACION DE DIBUJO SEGUNDO TRIMESTRE

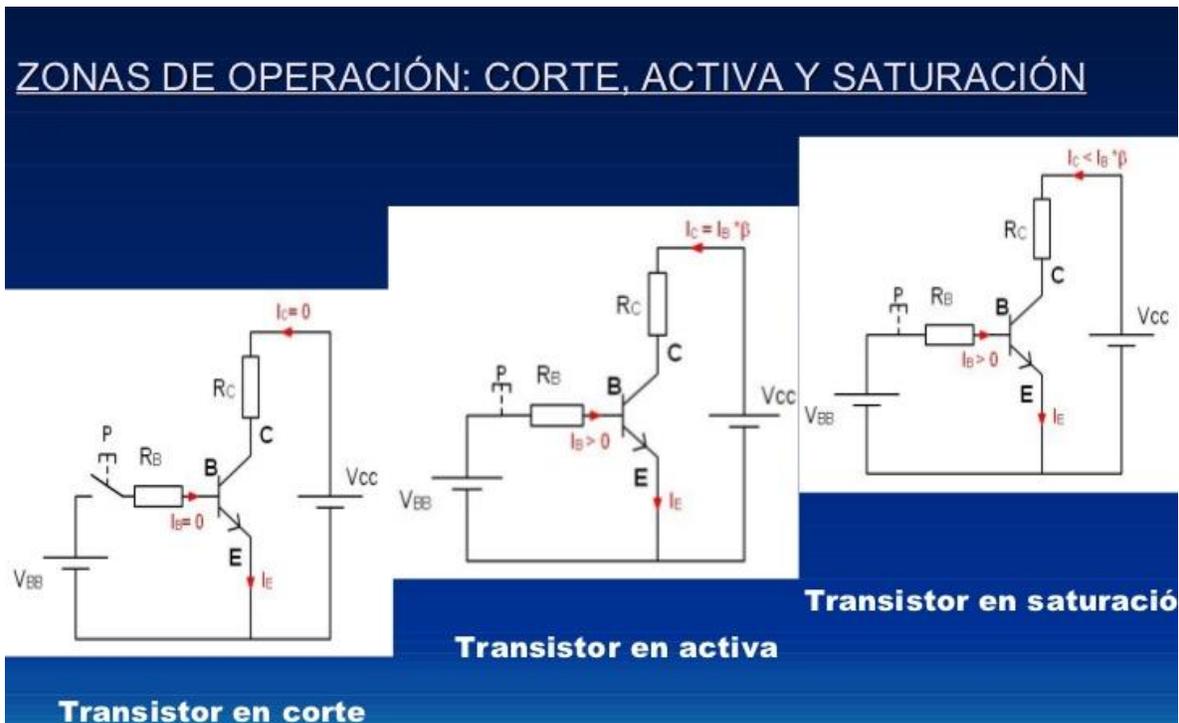
1. REALIZAR LAS TRES PLANCHAS EN HOJAS DIN A3 UTILIZANDO ESCUADRAS, LOS DOS LAPICES HB Y 2H Y REGLETAS

Plancha 1

Configuraciones amplificadoras básicas con transistores bipolares			
Parámetros	Base común	Emisor común	Colector común
Configuración básica			
Ganancia de voltaje	Mayor de 1	Mayor de 1	Menor de 1
Ganancia de corriente	Menor de 1 (≈ -0.92 a 0.98)	Mayor de 1 ($\beta = 10$ a 400)	Mayor de 1 ($\beta = 10$ a 400)
Ganancia de potencia	Mayor de 1	Mayor de 1	Mayor de 1
Impedancia de entrada	Muy baja ($30 \Omega - 40 \Omega$)	Moderada ($1 \text{ K}\Omega - 10 \text{ K}\Omega$)	Muy alta (más de $100 \text{ K}\Omega$)
Impedancia de salida	Muy alta ($1 \text{ M}\Omega - 2 \text{ M}\Omega$)	Moderada ($10 \text{ K}\Omega - 50 \text{ K}\Omega$)	Muy baja (menos de 100Ω)
Aplicación típica	Amplificación de altas frecuencias	Amplificación de bajas frecuencias	Acoplamiento de impedancias

Fig. 3.112

Plancha 2



Encapsulados

TO-105/ TO-106



TO-18/TO-5



TO-71



TO-50



TO-126



TO-220



SOT-23 (SMD)



TO-202



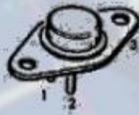
TO-3P



TO-3



TO-66



Stx-8

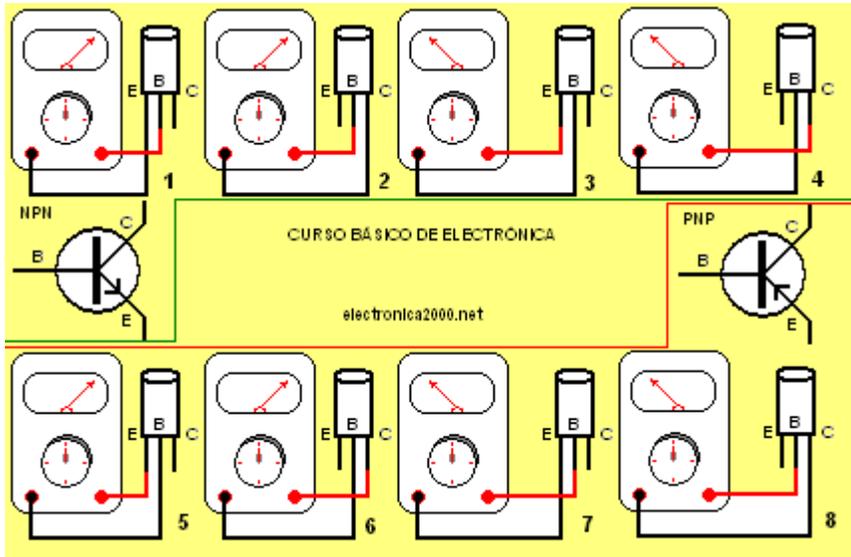


TO-92



2. HACER UN RETABLO QUE TENGA LAS SIGUIENTES CARACTERISTICAS, PARA SER UBICADO EN UNA DE LAS PAREDES DEL AULA DE ELECTRONICA

- EN UNA TABLA MDF O SIMILAR DE 5 MM DE GROSOR CON MEDIDAS 50 CM X 30 CM, UBICAR LA SIGUIENTE GRAFICA, PUEDE SER IMPRESA O DIBUJADA (A COLOR) Y RECUBIERTA CON PAPEL CONTACTO TRANSPARENTE.



Transistors

